

EINGEGANG  
 - 5. AUG. 1960  
 Erl.:  
 B:      A:

Sy 03 A-Nr. 225

DFG-Vorschlag!

Mitteilung

von LER an TB

Betr.: Vorl. Freigabe

~~Endgült. Freigabe~~

Änderung

VOR 1-03

Vorzeichenrechenwerk

M-538-1

Kurzbezeichnung

Benennung

Zeichnungsnummer

Verwendung:

Auftrag	System	Gestell	Stck.	Platz	Bemerkung
7 003 000	03	RWG 5603	1	400	

Änderung nach Angaben auf Blatt 2 (Vorzeichenrechenwerk):

2

Va  
 Laborleiter

7SILER  
 Labor

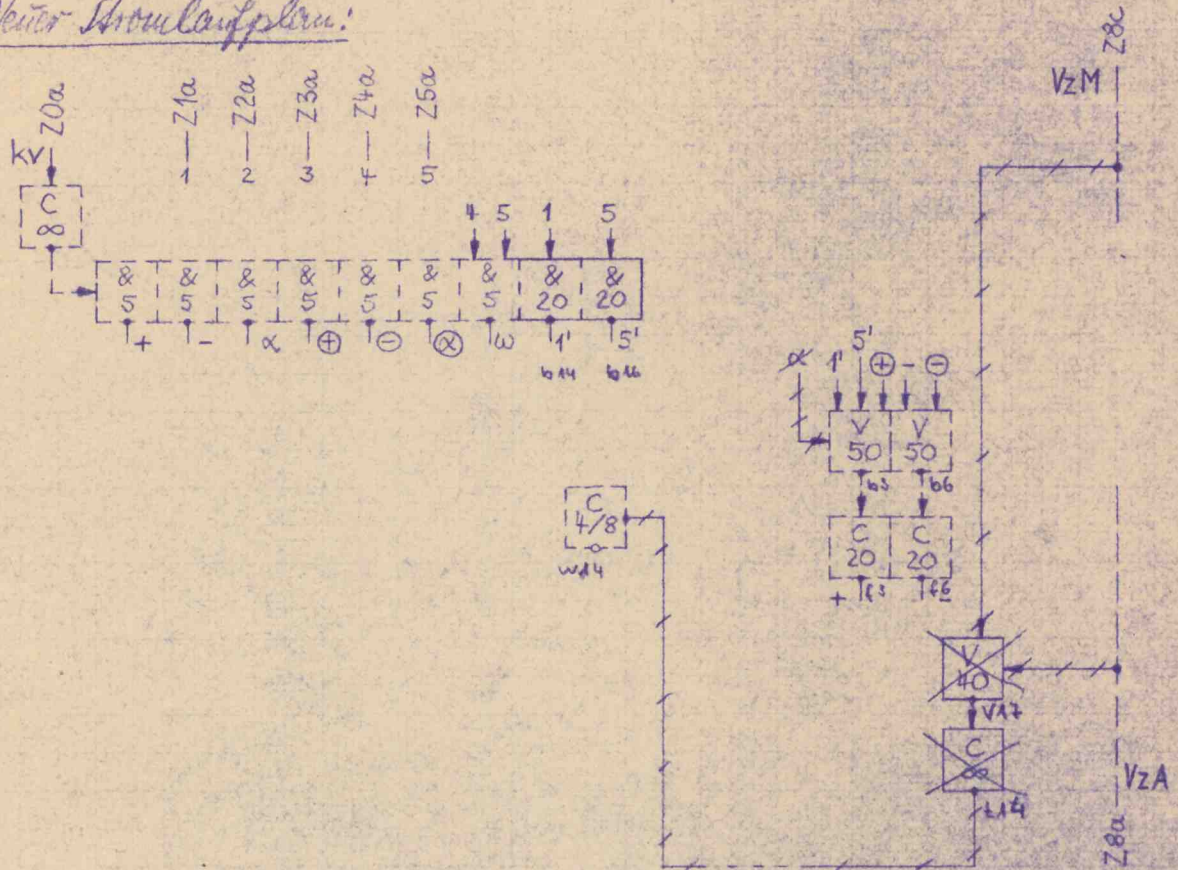
Haus  
 Bearbeiter

4963  
 Telefon

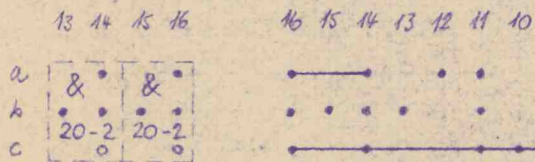
14. 7. 60  
 Datum



Neuer Stromlaufplan:



Neuer Bauelementplan:



Transistor T26 auf  $\beta 15$  ist auszulöten!

- Verdrahtungsänderungen:
- (24) Z1a - 02 - 08 - 017 zusätzlich auf b13
  - (28) Z5a - 019 - 022 " " b15
  - (31) Z8a - j11 - q17 ändern in Z8a - j11
  - (44) Z8c - b8 - r16 " " Z8c - b8
  - (47) r5 - r11 - r21 - b2 ändern in r5 - r11 - r21
  - (49) q6 - q23 - a2 " " q6 - q23
  - (52) q26 - 018 - r8 - r4 - b4 " " q26 - 018 - r8 - r4

- Neu: blrt n 15 - a 16  
 blrt b 2 - b 14  
 blrt b 4 - b 16

geändert:

Mosch

16.8.